

6.002 Demo 15
Memoria digital
Clase 15

Agarwal Otoño00

Objetivo: esta demostración estudia los diseños de memoria digital utilizando inversores (búfers) y un condensador. Se examinan varias versiones con distintas propiedades de carga (pérdida de memoria con el paso del tiempo, pérdida de memoria con lecturas sucesivas, etc.). Un montaje de demostración con diodos fotoemisores en las líneas de salida permite a la clase observar los valores de los cables.

Pasos:

Descripción: memoria digital

Instalamos los componentes de la figura 1 de la página siguiente en la placa digital para mostrar que el condensador puede retener la tensión cuando se desconecta la alimentación del circuito. Esto se demuestra viendo el estatus de esos dos inversores.

Nota: para más detalles, véase el diagrama esquemático de la página siguiente.

Descripción: memoria digital

Memory Demo Installed on Digital Board
(Demo de memoria instalada en la placa digital)

